

PROGRAMA EDUCATIVO
LICENCIATURA INGENIERÍA EN MANTENIMIENTO INDUSTRIAL
EN COMPETENCIAS PROFESIONALES

PROGRAMA DE ASIGNATURA: ELECTRÓNICA DIGITAL

CLAVE:E-EDI-2

Propósito de aprendizaje de la Asignatura		El estudiante empleará y programará dispositivos electrónicos digitales básicos utilizados en equipos industriales y comerciales, mediante el empleo de componentes electrónicos y procedimientos especializados, para conservar la operación de los procesos.			
Competencia a la que contribuye la asignatura		Supervisar el ajuste, reemplazo o fabricación de partes de los sistemas electromecánicos en maquinaria, equipo y redes de distribución industrial con base en la normatividad para asegurar su óptimo funcionamiento			
Tipo de competencia	Cuatrimestre	Créditos	Modalidad	Horas por semana	Horas Totales
Específica	4	4.69	Escolarizada	5	75

Unidades de Aprendizaje	Horas del Saber	Horas del Saber Hacer	Horas Totales
I. Lógica digital	3	5	8
II. Circuitos combinacionales	5	7	12

ELABORÓ:	DGUTYP	REVISÓ:	DGUTYP	F-DA-01-PA-LIC-1.2
APROBÓ:	DGUTYP	VIGENTE A PARTIR DE:	SEPTIEMBRE DE 2024	

III. Circuitos secuenciales	5	7	12
IV. Microcontroladores	17	26	43
Totales	30	45	75

Funciones	Capacidades	Criterios de Desempeño
Diagnosticar las características del desempeño de los sistemas y sus elementos a partir de la interpretación de planos, diagramas, especificaciones técnicas del fabricante y la normatividad aplicable; para establecer los criterios de ajuste, reemplazo o fabricación de partes.	Interpretar planos y diagramas de los sistemas con base en la normatividad aplicable, simbología y su codificación, para identificar sus especificaciones y características.	Elabora el reporte de un plano o diagrama en el que identifica: <ul style="list-style-type: none"> - Tipo de plano - Normas aplicables - Simbología - Unidades de medida - Escala - Ajustes y tolerancias - Materiales, tratamientos y acabados - Elementos que lo componen y su interacción.
	Determinar el funcionamiento de partes y componentes de	Elabora un reporte técnico de funcionamiento que incluye:

ELABORÓ:	DGUTYP	REVISÓ:	DGUTYP	F-DA-01-PA-LIC-1.2
APROBÓ:	DGUTYP	VIGENTE A PARTIR DE:	SEPTIEMBRE DE 2024	

	<p>acuerdo a especificaciones del fabricante, políticas de la organización y al programa de mantenimiento, para valorar la funcionalidad del sistema.</p>	<ul style="list-style-type: none"> - Tipo de parte o componente - Descripción del componente y su interrelación con otros componentes - Resultados de las pruebas a la maquinaria o al sistema - Comparación entre los resultados de las pruebas con las especificaciones del fabricante -Determina si se encuentran dentro de los parámetros de funcionamiento.
	<p>Esquematizar características, ajustes o modificaciones del sistema o elementos componentes empleando técnicas de dibujo a mano alzada y asistido por computadora, para establecer las especificaciones de reemplazo o fabricación.</p>	<p>Elabora un diagrama o plano utilizando sistemas CAD que contenga:</p> <ul style="list-style-type: none"> - Simbología - Acotación - Escala - Especificaciones - Vistas y/o proyecciones - Cortes y/o secciones. - Características de los materiales - Tolerancias de la pieza a reemplazar o del sistema modificado. -Acabado superficial.

ELABORÓ:	DGUTYP	REVISÓ:	DGUTYP	F-DA-01-PA-LIC-1.2
APROBÓ:	DGUTYP	VIGENTE A PARTIR DE:	SEPTIEMBRE DE 2024	

		<ul style="list-style-type: none"> -Normas aplicables -Tratamiento térmico. - Notas al margen
--	--	--

UNIDADES DE APRENDIZAJE

Unidad de Aprendizaje	I. Lógica digital
Propósito esperado	El estudiante simplificará expresiones lógicas mediante el álgebra de Boole y los mapas de Karnaugh,

ELABORÓ:	DGUTYP	REVISÓ:	DGUTYP	F-DA-01-PA-LIC-1.2
APROBÓ:	DGUTYP	VIGENTE A PARTIR DE:	SEPTIEMBRE DE 2024	

	para su implementación en circuitos combinacionales y secuenciales de uso industrial.					
Tiempo Asignado	Horas del Saber	3	Horas del Saber Hacer	5	Horas Totales	8

Temas	Saber Dimensión Conceptual	Saber Hacer Dimensión Actuacional	Ser y Convivir Dimensión Socioafectiva
Compuertas lógicas y tablas de verdad	<p>Describir las operaciones lógicas básicas y tablas de verdad.</p> <p>Describir los parámetros eléctricos de las familias lógicas TTL y CMOS.</p>	<p>Determinar la tabla de verdad, expresión de salida, diagrama y circuito electrónico de un caso práctico.</p> <p>Verificar la información de las familias lógicas TTL y CMOS</p>	<p>Muestra empatía al colaborar con sus compañeros, mientras ejerce su autonomía para resolver problemas de manera analítica.</p>
Algebra de Boole	<p>Definir en qué consiste el álgebra de Boole y sus teoremas.</p>	<p>Establecer la reducción de expresiones lógicas</p>	<p>Desarrollar la capacidad de encontrar soluciones innovadoras a problemas de diseño y construcción de circuitos digitales, para fomentar la creatividad en la resolución de desafíos técnicos.</p>
Mapas de Karnaugh	<p>Describir las reglas para el uso de mapas de Karnaugh.</p> <p>Definir mapas de Karnaugh de 3 y 4 variables.</p>	<p>Obtener expresiones lógicas utilizando mapas de Karnaugh.</p> <p>Reducir expresiones lógicas</p>	

ELABORÓ:	DGUTYP	REVISÓ:	DGUTYP	F-DA-01-PA-LIC-1.2
APROBÓ:	DGUTYP	VIGENTE A PARTIR DE:	SEPTIEMBRE DE 2024	

Proceso Enseñanza-Aprendizaje			
Métodos y técnicas de enseñanza	Medios y materiales didácticos	Espacio Formativo	
		Aula	
Solución de problemas Prácticas de laboratorio Mapa conceptual	Pizarrón Cañón Equipo de computo Internet Protoboard y componentes electrónicos Software de simulación Equipo de laboratorio de electrónica (fuente de tensión de CD, fuente de tensión dual, multímetro, osciloscopio, generador de funciones, trazador de curvas, kit de herramientas para electrónica)	Laboratorio / Taller	x
		Empresa	

Proceso de Evaluación		
Resultado de Aprendizaje	Evidencia de Aprendizaje	Instrumentos de evaluación
Los estudiantes: a) Resolverán problemas que incluyan conversiones entre bases numéricas (2, 8,	Documentar un reporte técnico que incluya: la estructura de los sistemas numéricos y los procedimientos de	Cuestionario Lista de cotejo

ELABORÓ:	DGUTYP	REVISÓ:	DGUTYP	F-DA-01-PA-LIC-1.2
APROBÓ:	DGUTYP	VIGENTE A PARTIR DE:	SEPTIEMBRE DE 2024	

<p>10, 16).</p> <p>b) Comprenderan la reducción de funciones lógicas, empleando tanto el álgebra de Boole como los mapas de Karnaugh.</p> <p>c) Realizarán diagramas electrónicos de funciones lógicas</p>	<p>conversión entre sistemas numéricos, las operaciones y propósitos de las compuertas lógicas en un caso práctico, Identificando los axiomas y teoremas del álgebra de Boole, comprender el uso de los Mapas de Karnaugh y la simplificación de expresiones</p>	
--	--	--

Unidad de Aprendizaje	II. Circuitos combinacionales					
Propósito esperado	El estudiante diseñará circuitos digitales, mediante el empleo de circuitos combinacionales, para la automatización y control de procesos industriales.					
Tiempo Asignado	Horas del Saber	5	Horas del Saber Hacer	7	Horas Totales	12

Temas	Saber	Saber Hacer	Ser y Convivir
	Dimensión Conceptual	Dimensión Actuacional	Dimensión Socioafectiva
Circuitos Combinacionales	<p>Describir las características de los circuitos combinacionales básicos.</p> <p>Identificar en elementos industriales</p>	<p>Diseñar circuitos combinacionales</p>	<p>Trabajar en equipo diseñando, implementando y probando proyectos de</p>

ELABORÓ:	DGUTYP	REVISÓ:	DGUTYP	F-DA-01-PA-LIC-1.2
APROBÓ:	DGUTYP	VIGENTE A PARTIR DE:	SEPTIEMBRE DE 2024	

	<p>los circuitos combinacionales básicos: Codificadores, Decodificadores, Multiplexores, Demultiplexores, Sumadores, Comparadores de magnitud</p> <p>Explicar el procedimiento de diseño en los circuitos combinacionales básicos.</p>	<p>Construir circuitos combinacionales</p> <p>Poner en funcionamiento circuitos combinacionales</p>	<p>electrónica digital, para reconocer la importancia del trabajo colaborativo en la ingeniería.</p> <p>Desarrollar habilidades expresando ideas de manera clara y precisa, tanto verbalmente como por escrito, para compartir conocimientos y resultados de proyectos</p>
Aplicaciones	Identificar las aplicaciones de los circuitos combinacionales usados en la solución de problemas industriales de control y automatización.	Identificar fallas en circuitos electrónicos combinacionales.	

Proceso Enseñanza-Aprendizaje			
Métodos y técnicas de enseñanza	Medios y materiales didácticos	Espacio Formativo	
		Aula	
Prácticas de laboratorio	Cañón	Laboratorio / Taller	X

ELABORÓ:	DGUTYP	REVISÓ:	DGUTYP	F-DA-01-PA-LIC-1.2
APROBÓ:	DGUTYP	VIGENTE A PARTIR DE:	SEPTIEMBRE DE 2024	

<p>Proyectos</p> <p>Solución de problemas</p>	<p>Equipo de computo</p> <p>Circuitos impresos</p> <p>Internet</p> <p>Software de simulación y de elaboración de circuitos</p> <p>Equipo de laboratorio de electrónica que incluya: fuente de voltaje cd, multímetro, punta lógica, osciloscopio, generador de funciones, grabador universal, sistema mínimo de microcontroladores, borrador de luz ultravioleta</p>	<p>Empresa</p>	
---	--	-----------------------	--

Proceso de Evaluación		
Resultado de Aprendizaje	Evidencia de Aprendizaje	Instrumentos de evaluación
<p>a) Los estudiantes elaborarán y demostrarán la operación de un circuito digital que incluya circuitos de integración a mediana escala tales como: Codificadores, Decodificadores, Multiplexores, Demultiplexores, Sumadores y Comparadores de magnitud</p>	<p>Documentar un reporte técnico que incluya: parámetros eléctricos de los circuitos combinacionales SSI y MSI, que relacione los circuitos combinacionales con los elementos industriales. Analizando y comprendiendo el funcionamiento y diseño de los circuitos combinacionales, para identificar las</p>	<p>Lista de cotejo</p> <p>Rúbrica</p>

<p>ELABORÓ:</p>	<p>DGUTYP</p>	<p>REVISÓ:</p>	<p>DGUTYP</p>	<p>F-DA-01-PA-LIC-1.2</p>
<p>APROBÓ:</p>	<p>DGUTYP</p>	<p>VIGENTE A PARTIR DE:</p>	<p>SEPTIEMBRE DE 2024</p>	

	causas de falla en los circuitos combinacionales	
--	--	--

Unidad de Aprendizaje	III. Circuitos secuenciales					
Propósito esperado	El estudiante diseñará circuitos secuenciales para la automatización y control de procesos industriales.					
Tiempo Asignado	Horas del Saber	5	Horas del Saber Hacer	7	Horas Totales	12

Temas	Saber	Saber Hacer	Ser y Convivir
	Dimensión Conceptual	Dimensión Actuacional	Dimensión Socioafectiva
Flip-Flops	<p>Describir las características de los Flip-Flops: SR, JK, D, T</p> <p>Describir la operación de los Flip-Flops, mediante diagramas de estado: SR, JK, D, T</p>	<p>Construir mediante compuertas lógicas Flip - Flops</p> <p>Poner en funcionamiento circuitos secuenciales utilizando Flip-Flops y oscilador 555</p>	<p>Trabajar en equipo diseñando, implementando y probando proyectos de electrónica digital, para reconocer la importancia del trabajo colaborativo en la ingeniería.</p> <p>Desarrollar habilidades expresando ideas de manera clara y precisa,</p>
Aplicaciones	Identificar los circuitos secuenciales usados en la solución de problemas industriales de control y automatización.	Identificar posibles fallas a sistemas electrónicos secuenciales que den solución a un problema en un proceso industrial.	

ELABORÓ:	DGUTYP	REVISÓ:	DGUTYP	F-DA-01-PA-LIC-1.2
APROBÓ:	DGUTYP	VIGENTE A PARTIR DE:	SEPTIEMBRE DE 2024	

			tanto verbalmente como por escrito, para compartir conocimientos y resultados de proyectos
--	--	--	--

Proceso Enseñanza-Aprendizaje			
Métodos y técnicas de enseñanza	Medios y materiales didácticos	Espacio Formativo	
		Aula	
Prácticas de laboratorio	Cañón	Laboratorio / Taller	X
Proyectos	Equipo de computo	Empresa	
Solución de problemas	Circuitos impresos		
	Internet		
	Software de simulación y de elaboración de circuitos		
	Equipo de laboratorio de electrónica que incluya: fuente de voltaje cd, multímetro, punta lógica, osciloscopio, generador de funciones, grabador universal, sistema mínimo de microcontroladores, borrador de luz ultravioleta		

Proceso de Evaluación

ELABORÓ:	DGUTYP	REVISÓ:	DGUTYP	F-DA-01-PA-LIC-1.2
APROBÓ:	DGUTYP	VIGENTE A PARTIR DE:	SEPTIEMBRE DE 2024	

Resultado de Aprendizaje	Evidencia de Aprendizaje	Instrumentos de evaluación
Los estudiantes elaborarán y demostraran el funcionamiento de un circuito digital secuencial para control que contenga: temporizador, contador, memoria simple (flip-flop), candados, divisores de frecuencia y registro de desplazamiento	Documentar un reporte técnico que incluya: características y parámetros eléctricos de los circuitos secuenciales, analizando el funcionamiento e identificando las causas de falla de los circuitos secuenciales	Lista de cotejo Rúbrica

Unidad de Aprendizaje	IV. Microcontroladores					
Propósito esperado	El estudiante integrará microcontroladores a sistemas embebidos para la solución de problemas de control y automatización					
Tiempo Asignado	Horas del Saber	17	Horas del Saber Hacer	26	Horas Totales	43

Temas	Saber	Saber Hacer	Ser y Convivir
	Dimensión Conceptual	Dimensión Actuacional	Dimensión Socioafectiva
Arquitectura del Microcontrolador	Identificar los conceptos básicos sobre los microcontroladores. Diferenciar entre la arquitectura RISC y CISC empleada por la programación en los	Implementar el sistema mínimo de un Microcontrolador.	Trabajar en equipo diseñando, implementando y probando proyectos de electrónica digital, para reconocer la

ELABORÓ:	DGUTYP	REVISÓ:	DGUTYP	F-DA-01-PA-LIC-1.2
APROBÓ:	DGUTYP	VIGENTE A PARTIR DE:	SEPTIEMBRE DE 2024	

	<p>microcontroladores</p> <p>Describir la arquitectura del Microcontrolador: Tipos de direccionamiento, puertos, convertidores A/D y D/A, capacidad de memoria, bits de datos, temporizadores, Interfaces I2C, SPI, UART, USB, CAN, Ethernet, Bluetooth, Wi-Fi.</p>		<p>importancia del trabajo colaborativo en la ingeniería.</p> <p>Desarrollar habilidades expresando ideas de manera clara y precisa, tanto verbalmente como por escrito, para compartir conocimientos y resultados de proyecto</p>
Tipos de memorias en microcontroladores	Identificar la nomenclatura y parámetros eléctricos de las siguientes tipos de memorias: RAM, ROM, EPROM, EEPROM, PLD	Clasificar el tipo de memoria en microcontroladores	Promover la autonomía al asignar proyectos que requieran investigación y resolución de problemas para alentar a los estudiantes a tomar la iniciativa en su aprendizaje.
Programación aplicada a sistemas embebidos	<p>Explicar la simbología y estructura de los diagramas de flujo.</p> <p>Describir la sintaxis empleada en lenguaje de alto nivel en la definición y declaración de: Operadores, Constantes, Variables, Decisiones, Repeticiones, funciones, Arreglos, Cadenas y Manipulación de bits. Basado en microcontroladores</p>	<p>Construir diagramas de flujo</p> <p>Demostrar las diferentes sintaxis en los microcontroladores</p> <p>Programar microcontroladores mediante el lenguaje C.</p> <p>Diseñar soluciones tecnológicas</p>	

ELABORÓ:	DGUTYP	REVISÓ:	DGUTYP	F-DA-01-PA-LIC-1.2
APROBÓ:	DGUTYP	VIGENTE A PARTIR DE:	SEPTIEMBRE DE 2024	

	<p>Describir programas del microcontrolador que involucren conjunto de: Instrucciones, Interrupciones, direccionamiento, comunicación, uso de registros, entre otros.</p> <p>Identificar el uso de las nuevas tecnologías en microcontroladores en IloT (Industrial Internet of Things) en la solución de problemas industriales de control y automatización.</p>	<p>IloT (Industrial Internet of Things) de sistemas embebidos.</p>	
--	---	--	--

Proceso Enseñanza-Aprendizaje			
Métodos y técnicas de enseñanza	Medios y materiales didácticos	Espacio Formativo	
		Aula	
Prácticas de laboratorio Proyectos Solución de problemas	Cañón Equipo de computo Circuitos impresos	Laboratorio / Taller	X
		Empresa	

ELABORÓ:	DGUTYP	REVISÓ:	DGUTYP	F-DA-01-PA-LIC-1.2
APROBÓ:	DGUTYP	VIGENTE A PARTIR DE:	SEPTIEMBRE DE 2024	

	<p>Internet</p> <p>Software de simulación y de elaboración de circuitos</p> <p>Equipo de laboratorio de electrónica que incluya: fuente de voltaje cd, multímetro, punta lógica, osciloscopio, generador de funciones, grabador universal, sistema mínimo de microcontroladores.</p>		
--	--	--	--

Proceso de Evaluación		
Resultado de Aprendizaje	Evidencia de Aprendizaje	Instrumentos de evaluación
<p>Los estudiantes:</p> <p>a) Aplicarán diagramas de flujo para la solución de problemas de mantenimiento</p> <p>b) Elaborarán un programa en lenguaje C, así como el diagrama electrónico del sistema incluyendo las etapas de potencia correspondientes y la secuencia de funcionamiento</p> <p>c) Construirán un circuito empleando un microcontrolador que sea implementado para una de las siguientes aplicaciones: Control de luces secuenciales, Control de semáforo, Control secuencial de una</p>	<p>Documentar un reporte técnico que incluya el desarrollo de una aplicación utilizando microcontroladores, sensores y actuadores.</p>	<p>Proyecto</p> <p>Rúbrica de evaluación</p>

ELABORÓ:	DGUTYP	REVISÓ:	DGUTYP	F-DA-01-PA-LIC-1.2
APROBÓ:	DGUTYP	VIGENTE A PARTIR DE:	SEPTIEMBRE DE 2024	

<p>aplicación neumática, Control de un motor a pasos y servomotores, Control de velocidad mediante PWM, Monitoreo y control de variables vía bluetooth, monitoreo y control de variables vía Ethernet.</p>		
--	--	--

Perfil idóneo del docente		
Formación académica	Formación Pedagógica	Experiencia Profesional
<p>Ing. Electrónico, Ing. Mecatrónica, o carrera afín. Deseable maestría o doctorado</p>	<p>Conocimiento en el proceso enseñanza-aprendizaje, uso de entornos colaborativos e interactivos, enseñanza por competencias, uso de herramientas tecnológicas y de simulación, cursos relacionados con pedagogía, didáctica, educación y habilidades docentes.</p>	<p>Experiencia en áreas de Ingeniería y/o Mantenimiento Industrial.</p> <p>Un año de experiencia docente de acuerdo con su formación académica</p>

Referencias bibliográficas					
Autor	Año	Título del documento	Lugar de publicación	Editorial	ISBN
Stephen Brown, Zvonko Vranesic	2013	Fundamentos de Lógica Digital con	México	Mc Graw Hill	9786071509284

ELABORÓ:	DGUTYP	REVISÓ:	DGUTYP	F-DA-01-PA-LIC-1.2
APROBÓ:	DGUTYP	VIGENTE A PARTIR DE:	SEPTIEMBRE DE 2024	

		Diseño VHDL			
Gregory L. Tocci, Ronald J., Widmer, Neal S., Moss	2017	Sistemas digitales	México	PEARSON EDUCACIÓN	978- 6073241540
Floyd, T. L.	2019	Fundamentos de Circuitos Digitales	Estados Unidos	Pearson	978607323059 5
Carlos Ruiz Zamarreño	2020	Programación de microcontroladores paso a paso	España	Marcombo	978- 8426732200
Romero Troncoso, Rene de J	2018	Sistemas Digitales con VHDL	México	Legaría	978-607-441- 402-8
Sampallo, Guillermo	2019	Internet de las cosas con ESP8266	España	Marcombo	978842672723 7
Luis Joyanes Aguilar	2020	FUNDAMENTOS DE PROGRAMACIÓN	México	McGraw-Hill	978- 6071514684
Jesús María Pestano Herrera	2018	Microcontrolador STM32 Programación y desarrollo	España	RA-MA	978-88-9964- 755-5

Referencias digitales			
Autor	Fecha de recuperación	Título del documento	Vínculo
Muhammad Ali Mazidi et. al	17 de abril 2024	Freescale ARM Cortex-M Embedded Programming	https://electrovolt.ir/wp-content/uploads/2017/07/Freescale ARM Cortex M Em

ELABORÓ:	DGUTYP	REVISÓ:	DGUTYP	F-DA-01-PA-LIC-1.2
APROBÓ:	DGUTYP	VIGENTE A PARTIR DE:	SEPTIEMBRE DE 2024	

			bedded ElectroVolt.ir .pdf
Floyd, T. L.	17 de abril 2024	Fundamentos de Sistemas Digitales	https://electronicautm.files.wordpress.com/2014/06/fundamentos-de-sistemas-digitales-floyd-9ed.pdf
Oscar Ignacio Botero Henao	17 de abril 2024	ELECTRÓNICA DIGITAL Conceptos y Métodos Básicos	https://prometeo.matem.unam.mx/recursos/VariosNiveles/iCartesiLibri/recursos/Electronica_Digital/index.html
Electronics World Magazine Archive	17 de abril 2024	Electronics World	https://www.electronicsworld.co.uk/magazines/

ELABORÓ:	DGUTYP	REVISÓ:	DGUTYP	F-DA-01-PA-LIC-1.2
APROBÓ:	DGUTYP	VIGENTE A PARTIR DE:	SEPTIEMBRE DE 2024	